



2024년 연구소 신입사원 채용공고

(주)아이앤씨테크놀로지가 미래를 함께 열어갈 인재를 기다리고 있습니다.

구분	담당 업무	자격요건 및 우대사항	공통사항	인원
학사 이상 (공학계열 전공)	임베디드 & 네트워크 SW 프로그래밍 (SoC연구소 PS팀)	- C언어, RTOS 사용 경험자 우대 - 통신/네트워크 기술 보유자 및 RTOS/임베디드 프로그래밍 경험자 우대	- 2023년 학사 이상 졸업 예정자 또는 2022년 졸업자 - 남자의 경우, 병역필 또는 면제자로 해외여행에 결격 사유가 없는 자 - 공인영어성적(TOEIC, TOEFL, TEPS 등) 보유자 및 영어회화 가능자 우대 - SS연구소 및 AE연구소 지원자는 운전면허 보유 필수	00명
	네트워크 프로그래밍 (SS/AE연구소 SW팀)	- C언어 가능자 - 네트워크 통신 경험자 및 가능자 우대 (Wi-Fi, PLC, NB-IoT 등) - MCU 펌웨어 개발, 디바이스 드라이버 개발		
	HW 회로 설계 (SS연구소 HW팀)	- 전자/전기 또는 통신공학 계열 전공자 - 회로설계 및 Artwork 설계 가능자 우대		
	HW 설계 (AE연구소 HW팀)	- 전기 관련 전공자 우대 - 전기회로 설계 가능자 - CAD 및 Artwork 가능자 - 전기 관련 제품 설계 경험자 우대		
석사 이상 (공학계열 전공)	RF/Analog 설계 (SoC연구소 RF/Analog팀)	- CMOS PA, RF Front-end, RF system 등 설계 가능자 - ADC/DAC/PLL 등 mixed 회로 설계 가능자 - DCDC/LDO 등 Power IC 설계 가능자 - Tape-out 및 검증경험자 우대 - 전공성적 우수자, 반도체 프로젝트 수행자 우대		
	RTL 설계 (SoC연구소 SoC팀)	- 정보 보안 관련 전공자 - VerilogHDL 가능자 우대 - 물리적 보안 구축, HW 운영 관리, 보안 위협 관리 통제, 기술적 보안 구축 등 IoT 보안 Solution 경험자 우대 - Low Power Architecture 구현 및 설계 경험자 우대		
	RTL 설계 (SoC연구소 MS팀)	- 디지털 통신/디지털 신호처리 교과 수강자 - C언어, Matlab 언어 가능자 우대 - VerilogHDL 가능자 우대		

접수기간 및 전형방법

1. 접수기간
- 2024. 3. 13(수) ~ 2024. 3. 31(일)까지.
2. 전형방법
- 1차 : 서류전형
- 2차 : 면접
※ 서류전형 및 면접 합격자는 개별 통보 예정

제출서류

1. 입사 지원서 (첨부파일 참고)
2. 졸업(예정)증명서, 성적증명서
3. 자격증 사본(해당자에 한함)
4. 공인 외국어 성적증명서 (해당자에 한함)

※ 입사 지원 시 해당 서류 전부 제출

원서접수 및 문의처

1. 접수방법 : E-mail 접수 (hr@inctech.co.kr)
2. 문의처 : 031-696-3356 (경영기획본부 채용담당자)

유의사항

- 지원서 내용이 사실과 다를 경우, 입사가 취소될 수 있음

